應用於DVB-T基頻接收機之2K點快速傅立葉轉換器分析及模擬

在本論文中，我們首先介紹DVB-T系統架構與規格，接著探討Memory base與Pipeline base兩種架構之優缺點。為了設計的方便性，我們決定使用DIF Radix2/sup 2//2 FFT演算法之Pipeline架構來設計2048點FFT。最後並以Mat lab撰寫DVB-T基頻接收機之2048點快速傅立葉轉換器且模擬驗證其結果。